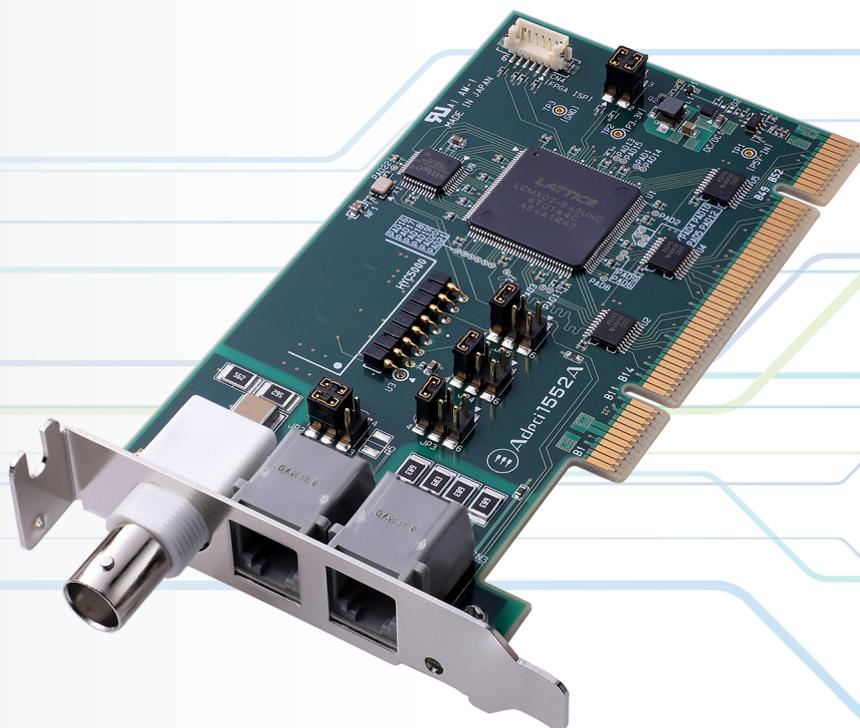


## Adpci1552A



## FEATURES

- PCI™対応のARCNETボード
- Microchip製COM20022を搭載
- 非絶縁型RS485トランシーバを標準装備
- 絶縁型トランシーバHYC5000搭載可能
- 同軸ケーブル、ツイストペアケーブル使用可能
- LowProfile対応(LowProfile用ブラケットを付属)

Adpci1552AはPCI Local Bus Specification Rev2.3準拠のARCNETボードです。

ARCNETコントローラは、Microchip製のCOM20022を使用しています。

標準で非絶縁型RS485トランシーバを搭載する他、HYC5000といった絶縁型トランシーバも搭載可能です。

基板サイズは、省スペース型のパソコンでもご使用いただけるLowProfile対応です。

## 製品のバリエーション

製品型番	Adpci1552A	Adpci1552A-5000
仕様	非絶縁型RS485	絶縁型RS485
トランシーバ	SN75ALS1178相当品	HYC5000
転送速度	156.25k/312.5k/625k/ 1.25M/2.5M/5M/10Mbps	2.5M/5M/10Mbps
RoHS	2011/65/EU, (EU)2015/863	2011/65/EU, (EU)2015/863

## Adpci152A

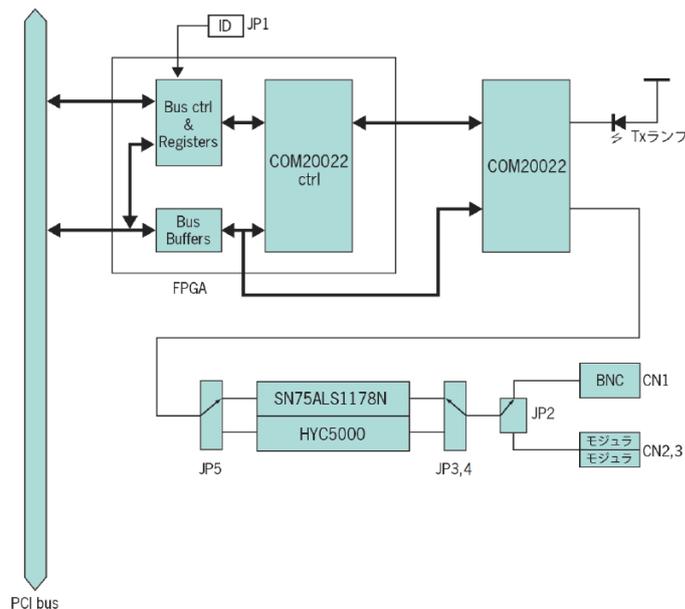
## Specifications



## 仕様

ARCNET	搭載チャンネル コントローラ ビットレート トランシーバ コネクタ 終端抵抗 転送速度 最大ノード数 プロトコル トポロジー パケットデータサイズ 伝送媒体	1ch COM20022I3V-HT[REV.C] (Microchip製) 156.25kbps~10Mbps SN75ALS1178N (TI製) または相当品を標準搭載、HVC5000 (Microchip製) も搭載可能 BNC型×1、モジュラ型×2 BNC側、モジュラ側それぞれに終端抵抗実装用パッドを設置 2.5/5/10Mbps (HVC5000) 255ノード/1ネットワーク ARCNET (改良型トークン・パッシング方式) バス、スター、ツリーおよびこれらの複合 1~253byte (ショート・パケット)、257~508byte (ロング・パケット) 同軸ケーブルまたはツイストペアケーブル
バスインタフェース	準拠規格 動作周波数 シグナレリングレベル データバス幅 アドレス空間 割込み	PCI Local Bus Specification Rev.2.3 33.3MHz以下 3.3V/5V 32ビット PCI I/O 空間内で連続した64byteを占有 INTA#
電気の仕様	電源電圧 消費電流	DC5V ±5% (PCIバスから供給) DC5V 0.25A (Max)
機械的仕様	外形寸法	LowProfile PCI (64.41mm×119.91mm)
環境仕様	動作温度範囲 動作湿度範囲	0~55°C 35~85%RH (結露なきこと)
環境対策	RoHS	2011/65/EU, (EU)2015/863
デバイスドライバ	対応OS	Windows® 2000/XP/Vista (32bit版) /7/Server 2008 R2/10/11

## ブロック図

お問合せメール: [sales@advanet.jp](mailto:sales@advanet.jp)

※仕様は予告なく変更されることがあります。