

COM Express Freescale 8コアプロセッサ P4080搭載 CPUボード Adbc7517



Preliminary

■特長■

- ・Freescale社の8コアプロセッサP4080を搭載
- ・COM ExpressベーシックモジュールサイズのCPUモジュール
- ・DDR3-1333対応ECC付きSO-DIMMをデュアルチャネル構成で最大4GB搭載可能
- ・NAND Flashメモリ(1GB)を搭載
- ・NOR Flashメモリ(128MB)を搭載
- ・X4レーンのPCI Expressインターフェース 3ポート
- ・ギガビットイーサネット 3ポート
- ・UART 4ポート
- ・USB2.0 8ポート
- ・SD/SDHCカード 1ポート
- ・SPI 1ポート
- ・RoHS対応



■仕様■

CPU (SoC)	プロセッサ	Freescale P4080 (e500mc 8コア) 1.5GHz
	L1キャッシュ	コア毎にデータ用32kB, コア毎に命令用32kB
	L2キャッシュ	コア毎に128kB
	L3キャッシュ	2MB (各コア共有)
メモリ	メインメモリ	ECC対応 DDR3-1333 SO-DIMM デュアルチャネル 最大4GB
	NOR FLASH	128MB ブート可能
	NAND FLASH	1GB ブート可能
	シリアルEEPROM	2kB
COM Express IO部	ピンアウトタイプ	オリジナル仕様
	SPI	1ポート キャリアボード上にブート可能なSPI Flash ROMを実装可能
	SDカード	1ポート キャリアボード上にブート可能なSD/SDHCカードを実装可能
	イーサネット	3ポート 10/100/1000BASE-T規格
	PCI Express	3ポート X4レーン PCI Express Base 1.1規格
	UART	4ポート
	USB	8ポート、USB2.0規格
	I2C	1ポート
RAS機能	eLCB	P4080のローカルバス(8ビット幅のSRAM,EEPROM,等に使用可能)
	ウォッチドッグタイマ	125ms～16s タイムアウト時にボードをリセット
オンボードI/O	温度モニタ	CPU内部温度とプリント基板表面温度をモニタ可能
	リアルタイムクロック	RTC-8564JE相当 (VCC_RTC電源によりバックアップ)
	Aurora Debug	デバッグ用
機械的仕様	JTAG COP	デバッグ用
	規格	PICMG COM.0 R1.0 COM Express Module Base Spec Rev 1.0
電源仕様	モジュールサイズ	ベーシックモジュール(125mm x 95mm)
	電源電圧	12.0V±5% SBY:5V±5% (COM Expressコネクタより供給)
環境対策	消費電流	12V:max 6.5A SBY:max 200mA
	RoHS	対応

* 仕様は予告なく変更されることがあります。

Advanet Inc.
株式会社アドバネット

www.advanet.co.jp Email: sales@advanet.co.jp

本社 〒700-0951 岡山市北区田中616-4
TEL 086-245-2861 FAX 086-245-2860
東京支社 〒101-0045 東京都千代田区神田鍛冶町3丁目5-2 KDX鍛冶町ビル4F
TEL 03-5294-1731 FAX 03-5294-1734



※製造部門スピリット21で認証取得

2010.05.10-J1

COM Express

Freescale 8コアプロセッサ P4080搭載 CPUボード Adbc7517



Preliminary

■ブロック図■

